**Manejo de puertos de Salida para el microcontrolador LPC 43XX con la librería LPCOpen**

Para este trabajo práctico, debemos configurar las entradas digitales correspondientes a las teclas.

Chip\_SCU\_PinMux(1,0,MD\_PUP|MD\_EZI|MD\_ZI,FUNC0); /\* remapea P1\_0 en GPIO 0[4], SW1 \*/

Chip\_SCU\_PinMux(1,1,MD\_PUP|MD\_EZI|MD\_ZI,FUNC0); /\* remapea P1\_1 en GPIO 0[8], SW2 \*/

Chip\_SCU\_PinMux(1,2,MD\_PUP|MD\_EZI|MD\_ZI,FUNC0); /\* remapea P1\_2 en GPIO 0[9], SW3 \*/

Chip\_SCU\_PinMux(1,6,MD\_PUP|MD\_EZI|MD\_ZI,FUNC0); /\* remapea P1\_6 en GPIO 1[9], SW4 \*/

Además, habilita para cada pin el buffer de entrada y deshabilita el filtro de glitch (ver figura 41 del *User Manual*).

Es interesante como re realiza esta acción en el driver de GPIO del Firmware de la CIAA: ”*ciaaDriverDio.c*”, que se encuentra en …CIAA\Firmware\modules\drivers\cortexM4\lpc43xx\lpc4337\src

Luego setear estos pines como entrada ([Chip\_GPIO\_SetDir](http://docs.lpcware.com/lpcopen/v1.03/group___g_p_i_o__18_x_x__43_x_x.html" \l "ga30d84fb97b47e0a8dc3a249cd77f34f7)), y para leer, se pueden utilizar las funciones:

Chip\_GPIO\_ReadValue()

Chip\_GPIO\_ReadPortBit()